

Hardware:Architektur

B 137.767²⁵¹/IW

P o s c h , K(arl) C.: Blocktransferprozessor.
Echtzeitdarstellung aplhanumerischer Bilder
in CEPT-Kodierung. /Mit Abb./ - Graz: Techn.
Univ. Graz u. Österr. Computer Ges. in Zsarb.
mit d. Forschungsges. Joanneum 1988. 38 S. 8⁰
/Umschlagt./
(Inst. f. Informationsverarbeitung. Berichte.
251.)